



図 I / V変換回路

#### 回路の調整

1k の半固定抵抗を調整してTr3,Tr4に  
1~2mA流れるように調整してください。

増幅率はDACの内部抵抗 $r$ と  
 $R$ の比によって決まります。  
つまり、 $R/r$ です。

もし、発振しそうな場合は、  
Tr1とTr2のコレクタ - ベース間に  
小容量のセラミックコンデンサを  
入れると安定するかもしれません。  
もちろん抵抗の代わりに定電流  
ダイオードを使ってもかまいません。

残りのTrは  
2SC1815  
2SA1015  
など