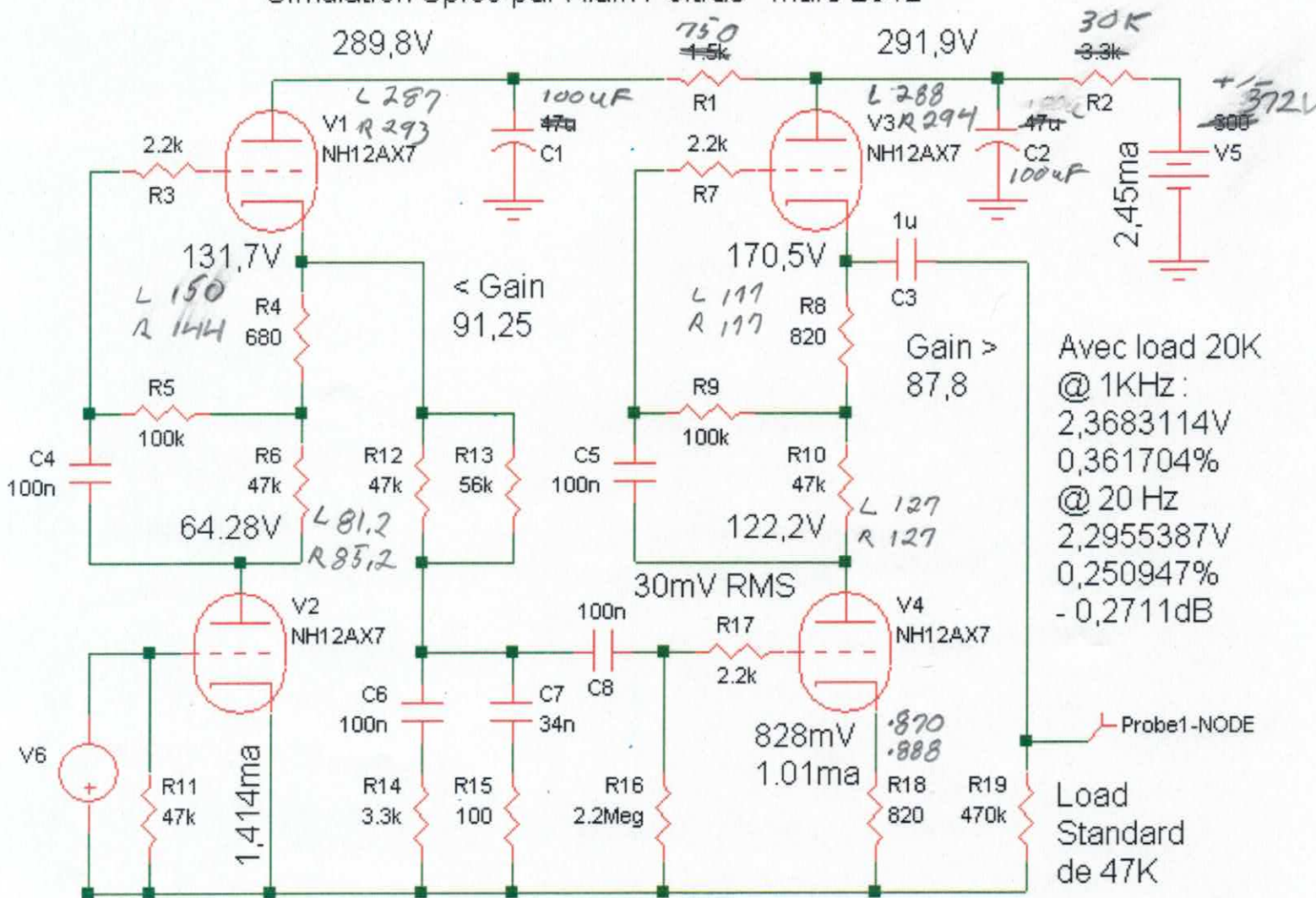


Simulation Spice par Alain Poitras - mars 2012



Input VRMS :
4mV @ 1KHz
0,4mV @ 20Hz
40mV @ 20KHz

Mesures sur
1000 cycles
après délais
de 1 seconde

Output et THD sans load (470K) :

2,7393603V	0,277396%	@ 1KHz
2,881126V	0,0445624%	@ 20hz + 0,4383dB
2,8240614V	0,289351%	@ 20KHz + 0,2645dB

Output et THD - Load total 43K (470K || 47K) :
 2,5623678V 0,28626% @ 1Khz
 2,6337963V 0,0970148% @ 20Hz + 0,2388dB
 2,6414722V 0,296826% @ 20KHz + 0,2641dB