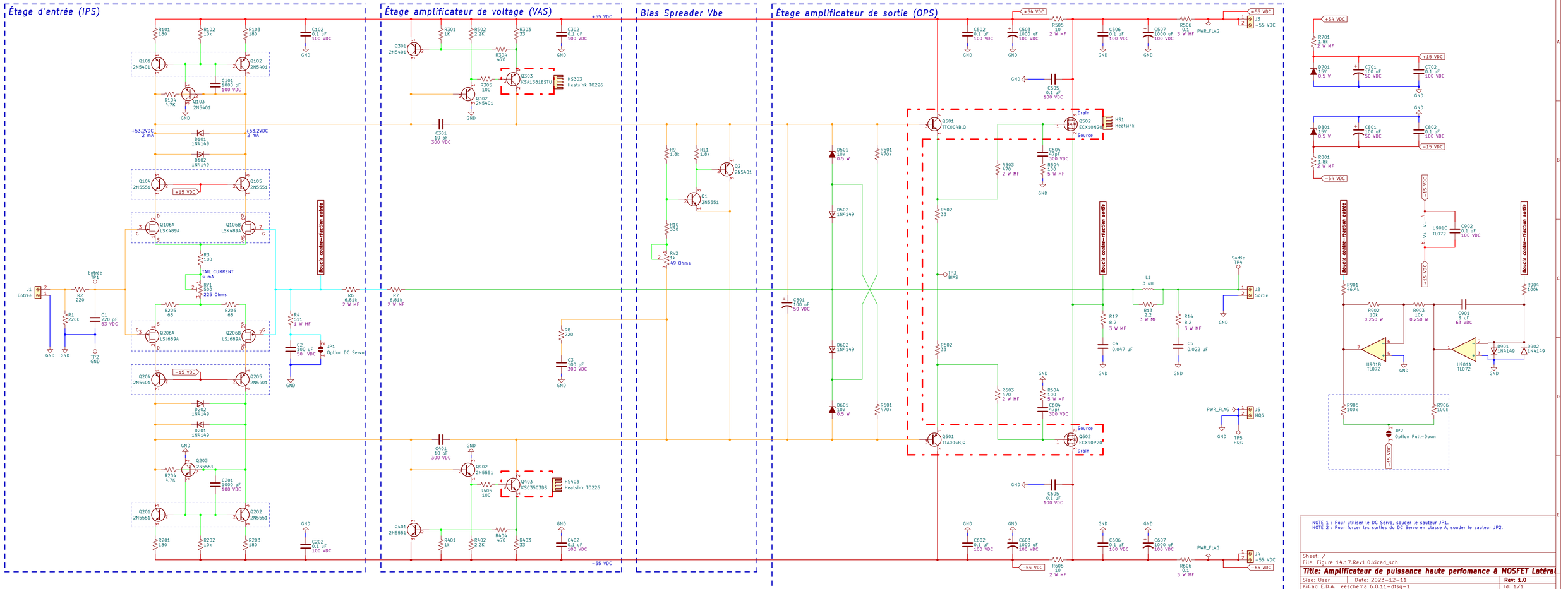
Étage d'entrée (IPS)
Étage amplificateur de voltage (VAS)
Bias Spreader Vbe
Étage amplificateur de sortie (OPS)
Boucle contre-réaction entrée
Boucle contre-réaction sortie
TAIL CURRENT 4 mA
RV1 500 225 Ohms
RV2 50 49 Ohms
Entrée TP1
Sortie TP4
TP2 GND
TP3 BIAS
TP5 HQG
JP1 Option DC Servo
JP2 Option Pull-Down
HS303 Heatsink TO226
HS403 Heatsink TO226
HS1 Heatsink
+53.2VDC 2 mA
-53.2VDC 2 mA
+15 VDC
-15 VDC
+55 VDC
-55 VDC
+54 VDC
-54 VDC
NOTE 1 : Pour utiliser le DC Servo, souder le sauteur JP1.
NOTE 2 : Pour forcer les sorties du DC Servo en classe A, souder le sauteur JP2.
Sheet: /
File: Figure 14.17.Rev1.0.kicad_sch
Title: Amplificateur de puissance haute perfomance à MOSFET Latéral
Size: User
Date: 2023-12-11
Rev: 1.0
KiCad E.D.A. eeschema 6.0.11+dfsg-1
Id: 1/1